

Anschlußbelegung und Schaltzeichen

Typstandard: TGL 43020

Bauform: DIP-48, Keramik (Bild 15)

Eigenschaften

- Der UB 8010 C ist ein MMU-Schaltkreis (memory management unit), der einen 8 MByte großen Adreßraum der CPU UB 8001 C verwaltet,
- er verarbeitet 16 Bit breite Daten-/Steuersignale des UB 8001 C-Busses,
- der Baustein ermöglicht sowohl eine dynamische Speichersegmentverschiebung als auch die Festlegung bestimmter Speicherschutzfunktionen,
- die dynamische Speichersegmentverschiebung erlaubt dem Anwender eine von der physischen Adressierung unabhängige Softwareadressierung und ermöglicht eine flexible und effektive Unterstützung von Multiprogrammsystemen,
- der UB 8010 C benutzt Vektortabellen zur Umsetzung der 23 Bit breiten logischen Adresse am Adreßausgang der CPU UB 8001 C in die 24 Bit Adresse des Speichers,
- die 24 Speicherelemente lassen sich im Bereich von 256 bis 64 k in 256 Byte-Schritte variieren,
- die Speicherschutzfunktionen sichern die einzelnen Speichersegmente durch Beachtung festgelegter Zugriffseinschränkungen vor nichtautorisiertem oder unbeabsichtigtem Zugriff.

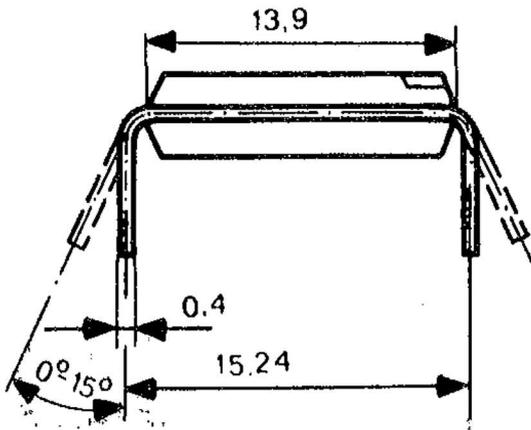
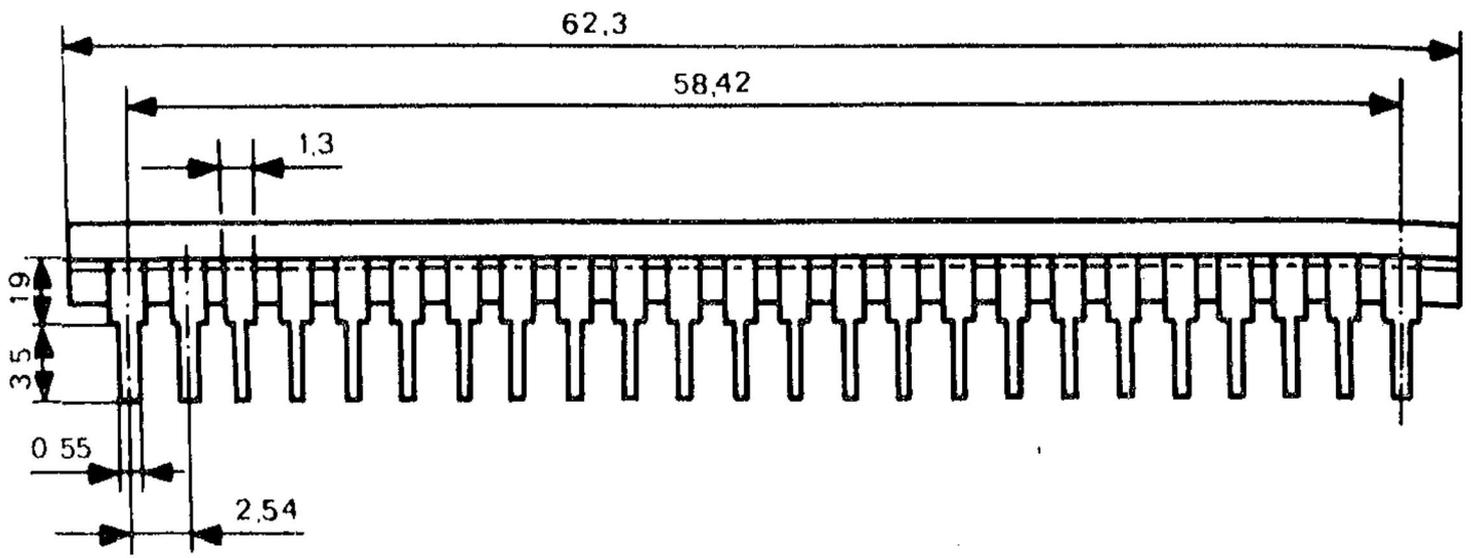


Bild 15 (DIP-48, Keramik)

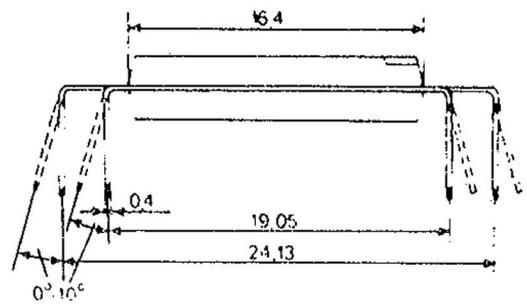
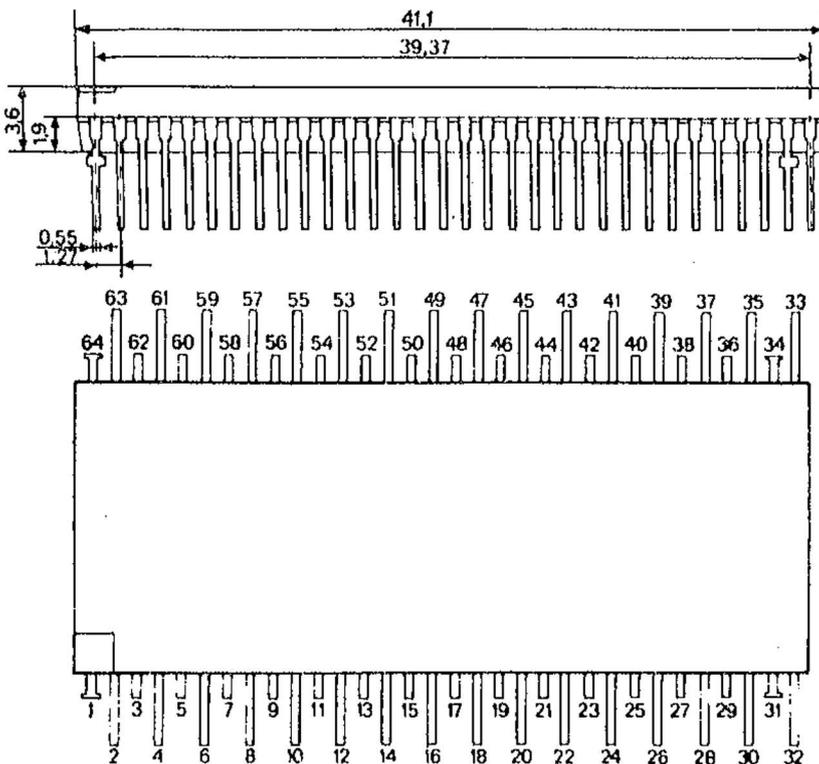


Bild 16 (QUIP-64, Plast)