

# U 8611 DC/UL 8611 DC/UB 8830 D/UB 8831 D/ U 8611 DC/1/UL 8611 DC/1/UB 8860 D/UB 8861 D

## Eigenschaften

- 8 Bit Verarbeitungsbreite,
- 43 Befehlstypen,
- ROM-Kapazität: 2 kByte (UB 8830 D, UB 8831 D)  
4 kByte (U 8611 DC, UL 8611 DC)
- \* der UB 8860 D/UB 8861 D ist ein Einchipmikrorechner, bei dem der interne 2 k-ROM nicht benutzbar ist,
  - + durch Pegel von +7,35 bis 8 V an RESET Sprung auf externe Programmspeicheradresse 0812 H,
  - + Port 0 und 1 werden für Adressen und Datenverkehr genutzt,
- \* der U 8611 DC/1, UL 8611 DC/1 ist ein Einchipmikrorechner, bei dem der interne 4 k ROM nicht nutzbar ist,
  - + durch Pegel von 7,35 bis 8 V an RESET Sprung auf externe Programmadresse 1012 H,
  - + Port 0 und 1 werden für die Adressen- und Datenverkehr genutzt;
- RAM-KAPAZITÄT: 128 Byte (144 Register; davon 124 Mehrzweckregister, 4 Ein-/Ausgaberegister, 16 Status- und Steuerregister;
- 32 Ein-/Ausgabeleitungen;
- durch internen Zeitgeber getakteter UART (voll duplex);
- 2 programmierbare 8 Bit Zähler/Zeitgeber mit je einem programmierbaren 6 Bit Vorteiler;
- On-Chip-Oszillator (Anschlußvarianten UB 8830 D, UB 8860 D, U 8611 DC, U 8611 DC/1), externer Anschluß von Quarz möglich;
- 6 priorisierte, vektorisierte Interruptquellen;
- Möglichkeit der Adressierung von externen Speichern bis 124 kByte;
- Möglichkeit zum power-down-Betrieb (Anschlußvarianten UB 8831 D, UB 8861 D, UL 8611 DC, UL 8611 DC/1);
- TTL-Kompatibilität an allen Anschlüssen;
- mittlere Befehlsausführungszeit: ca. 2,2 µs;
- die Bitmusterbestellung erfolgt beim U 8611 DC/UL 8611 DC nach dem MME-Standard FS 457.21.;
- der UB 8830 D/UB 8831 D enthält ein Bitmuster für den Betrieb mit einem externen Speicher.