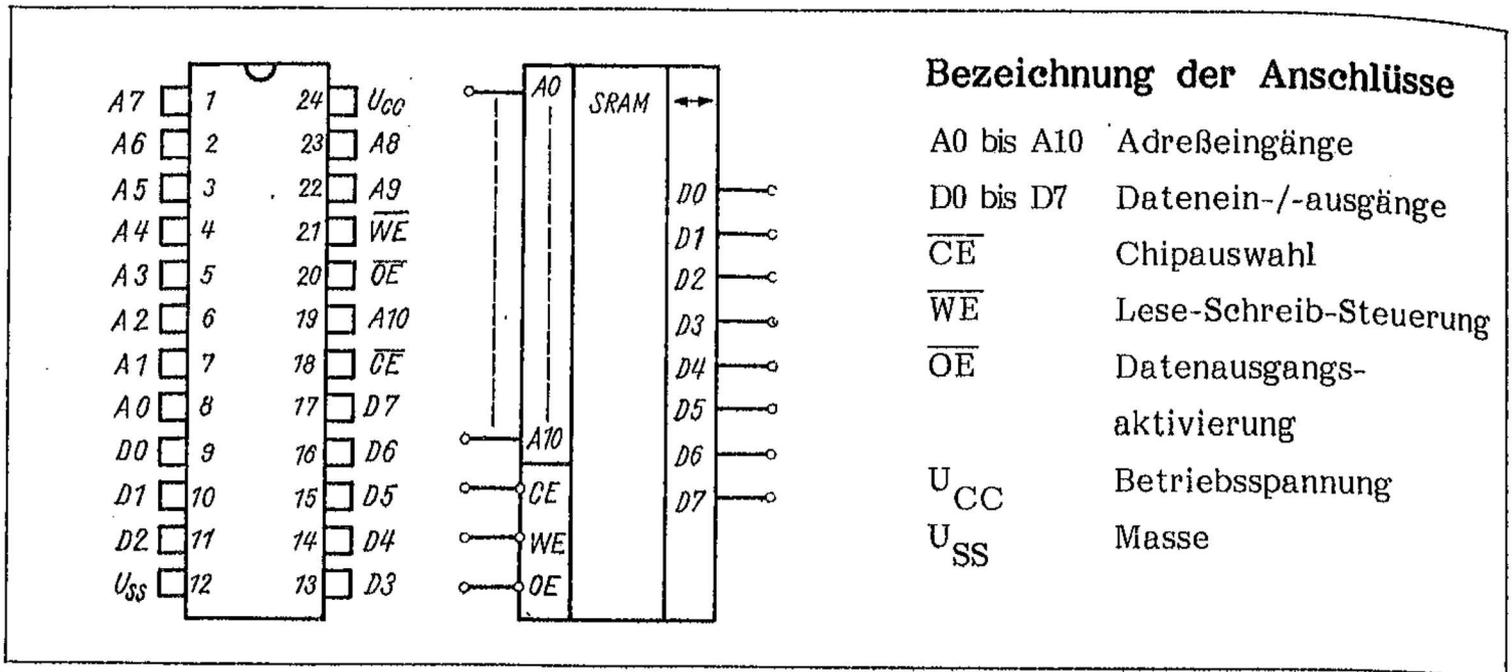


U 6516 DG / UL 6516 DG

Statischer (2 k x 8) Bit CMOS RAM



Anschlußbelegung und Schaltzeichen

Typstandard: TGL 43922

Bauform: DIP-24, Plast (Bild 10)

Eigenschaften

- CMOS-Technologie,
- geringer Leistungsverbrauch, äußerst geringe Ruheleistung,
- bidirektionale Datenein-/ausgänge,
- 2 Enable-Signale,
- Tristate-Ausgangsstufen,
- Adreßlatch, damit nur getakteter Betrieb möglich ist,
- TTL-Kompatibilität aller Anschlüsse,
- Datenerhalt bis zu einer Betriebsspannung von $U_{CC} = 2 \text{ V}$ (Schlafzustand) nur bei UL 6516 DG,
- pinkompatibel zum EPROM-Typ U 2716 C.

Ausgewählte Kennwerte

Kennwert	Kurzzeichen	Meßbedingung	min.	typ.	max.	Einheit
Betriebsspannung	U_{CC}		4,75		5,25	V
Betriebstemperaturbereich	T_a		-25		85	°C
Zugriffszeit	t_{CLQV}	U 6516 DG 15; UL 6516 DG 15			150	ns
	t_{CLQV}	UL 6516 DG 25			250	ns
Schlafstromaufnahme	I_{CCS}	UL 6516 DG 15; UL 6516 DG 25			6	µA

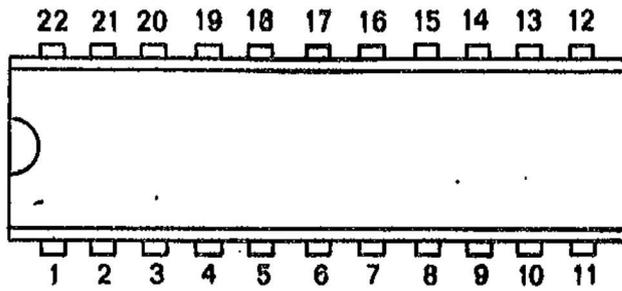
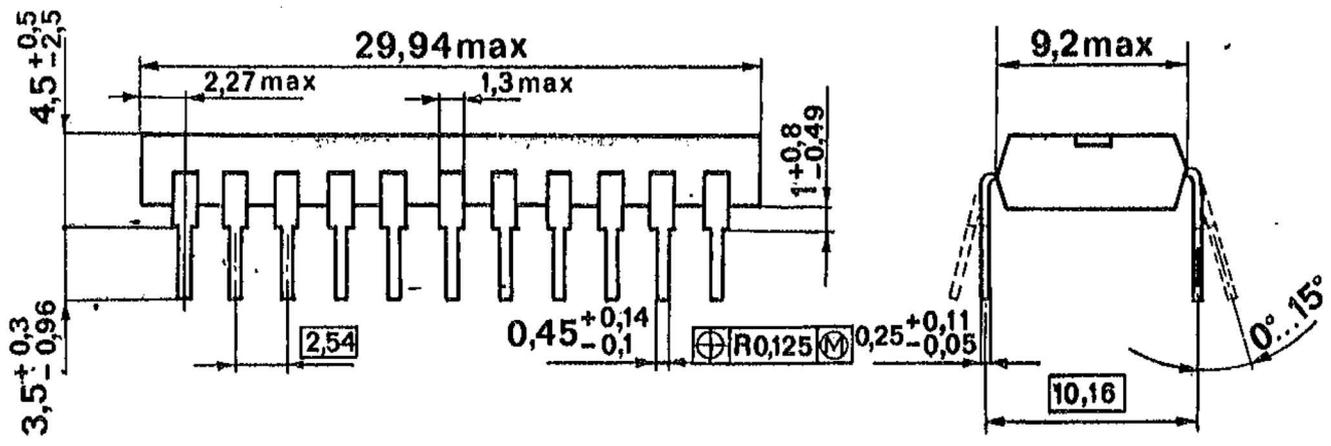


Bild 9 (DIP-22, Plast)

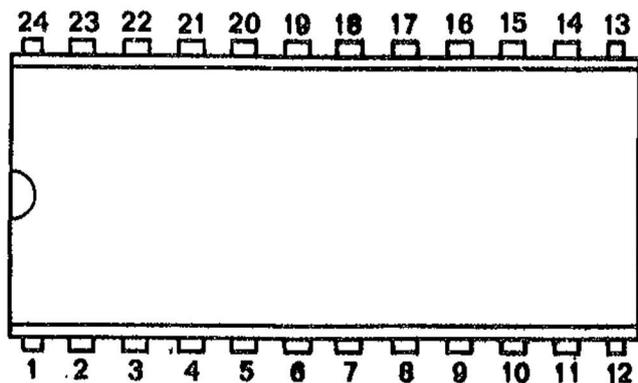
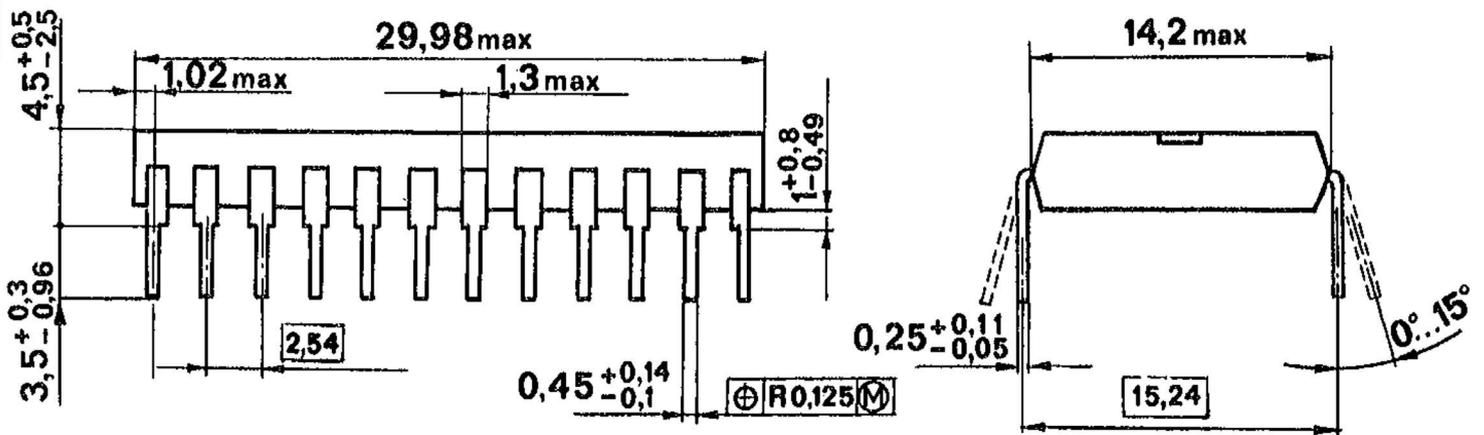


Bild 10 (DIP-24, Plast)