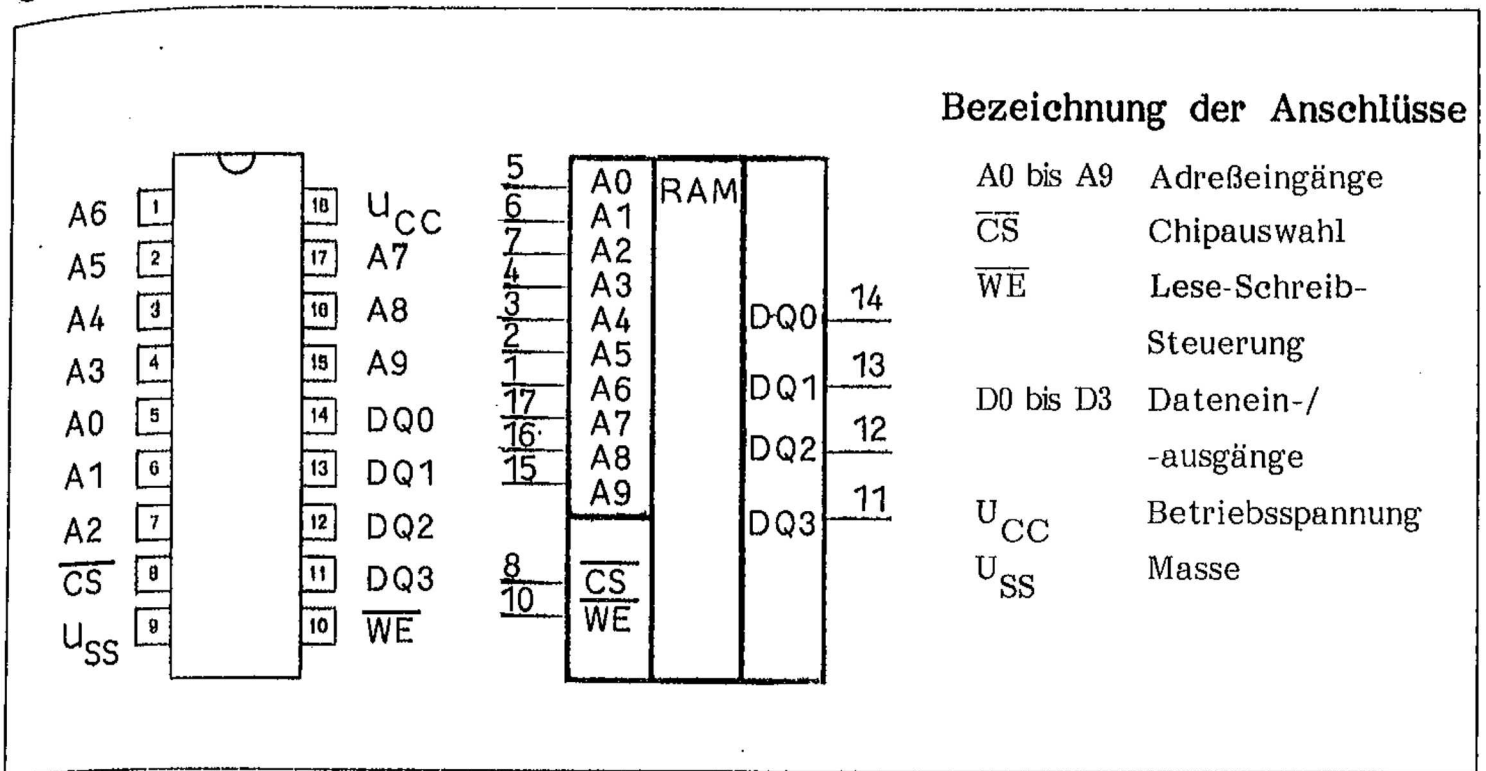


U 4548 DC

Schneller statischer (1 k x 4) Bit CMOS RAM



Anschlußbelegung und Schaltzeichen

Typstandard: TGL 42562
 Bauform: DIP-18, Plast Bild 6)

Eigenschaften

- CMOS-Technologie,
- gemeinsame (bidirektionale) Datenein-/ausgänge,
- Tristate-Ausgangsstufen,
- Ein- und Ausgänge für den Typ U 6548 DC 35 TTL-kompatibel,
- Adressenzwischenspeicherung,
- Datenerhalt bis $U_{CC} = 2 \text{ V}$,
- pinkompatibel zum U 224 D und U 214 D.

Ausgewählte Kennwerte

Kennwert	Kurzzeichen	Meßbedingung	min.	typ.	max.	Einheit
Betriebsspannung	U_{CC}		4,5		5,5	V
Zugriffszeit	t_{CLQV}	U 6548 DC 20			20	ns
	t_{CLQV}	U 6548 DC 35			35	ns
Zykluszeit	t_{CLCL}	U 6548 DC 20			30	ns
	t_{CLCL}	U 6548 DC 35			50	ns
Stromaufnahme bei 10 MHz	I_{CCO}				20	mA
Ruhestromaufnahme	I_{CCR}				50	μA
Schlafstromaufnahme	I_{CCS}				10	μA
Betriebstemperaturbereich	T_a		-25		85	$^{\circ}\text{C}$

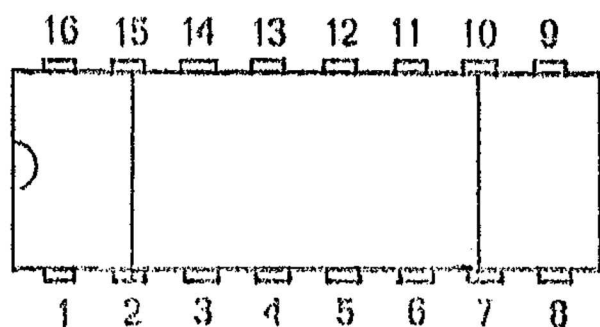
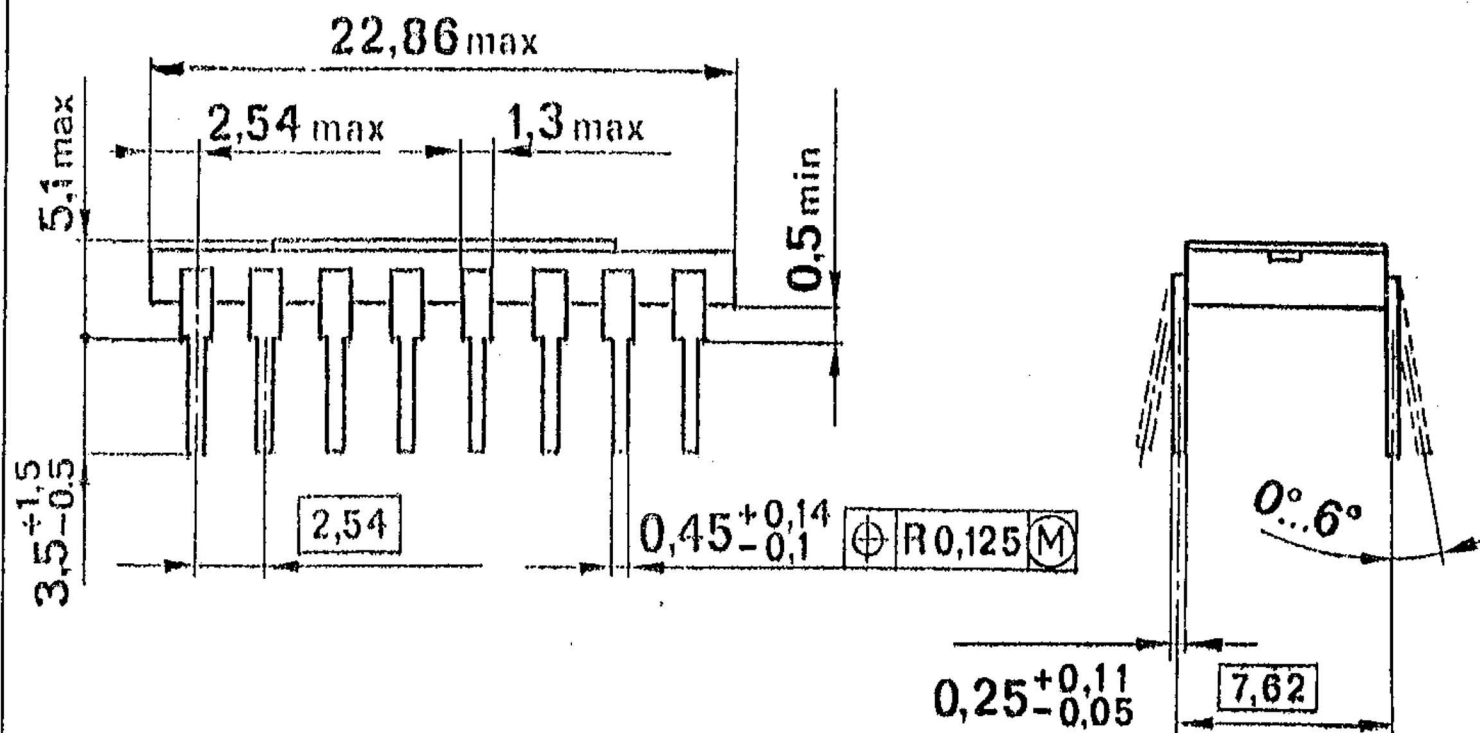


Bild 5 (DIP-16, Keramik)

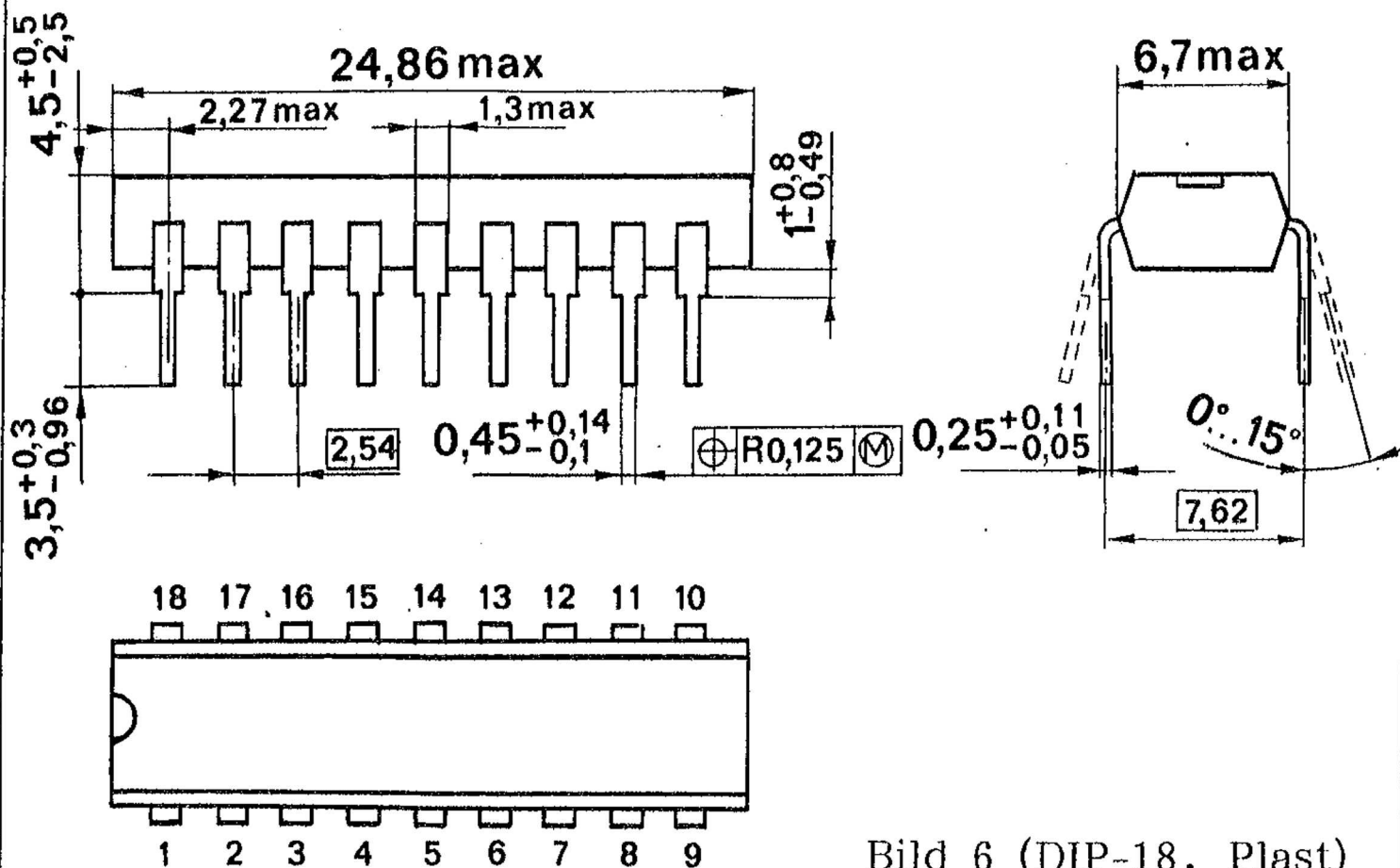


Bild 6 (DIP-18, Plast)