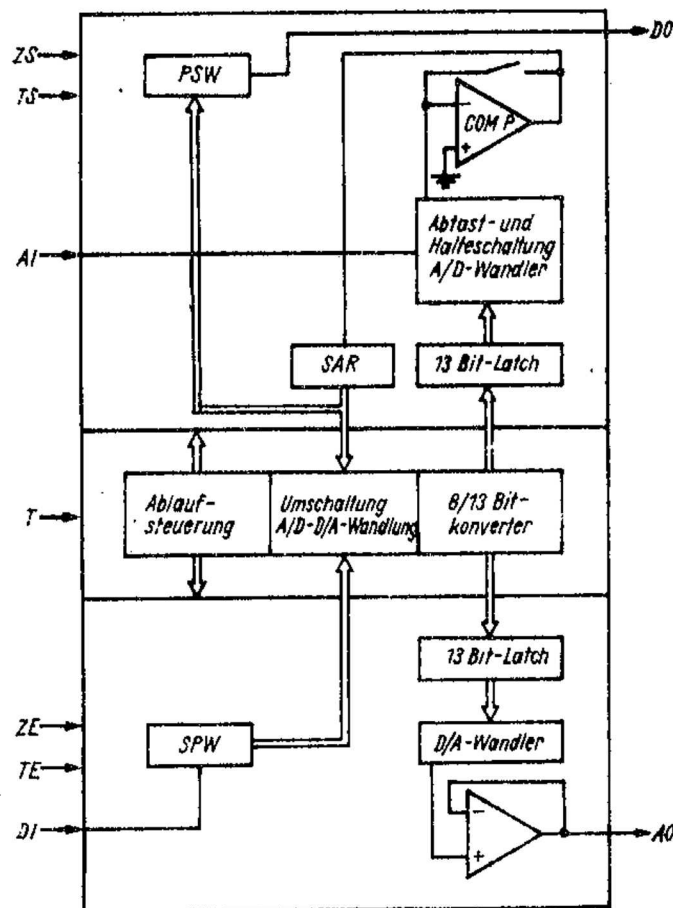




Übersichtsschaltplan

Bauform: DIP-16, Plast (Bild 4)

PCM-Codec (Pulse Code Modulation Code Decoder) mit A-Kompandierungs-Code (A-Law) und mit folgenden Eigenschaften:

- kompatibel mit allen CCITT-Spezifikationen,
- Bit-Inversion der geraden Bits,
- synchrone und asynchrone Operation,
- integrierte Abtast- und Haltefunktion,
- Kapazitätsnetzwerke für A/D- und D/A-Wandlung,
- minimale externe Beschaltung,
- Ein- und Ausgänge TTL-kompatibel,
- serielle Datenein- und -ausgangsraten von 64 kBit^{-1} bis $2,1 \text{ MBit}^{-1}$ bei 8 kHz Abtastrate,
- direkte Zusammenschaltung mit dem U 1001 C und dem U 1021 C/D.

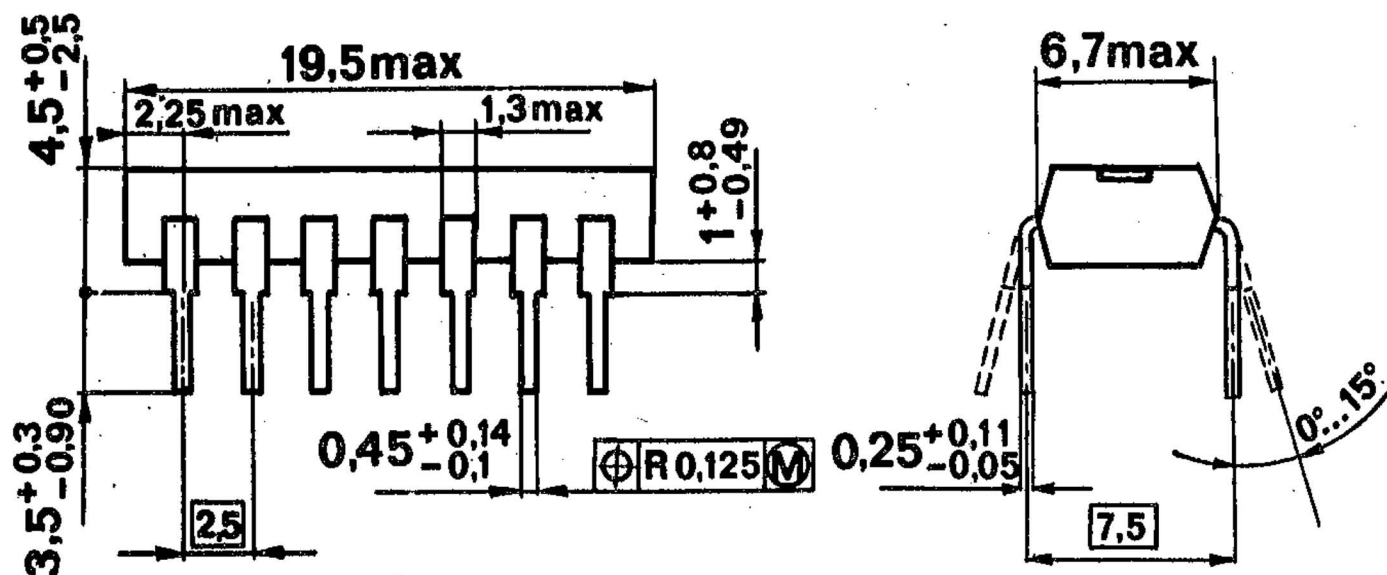


Bild 3 (DIP-14, Plast)

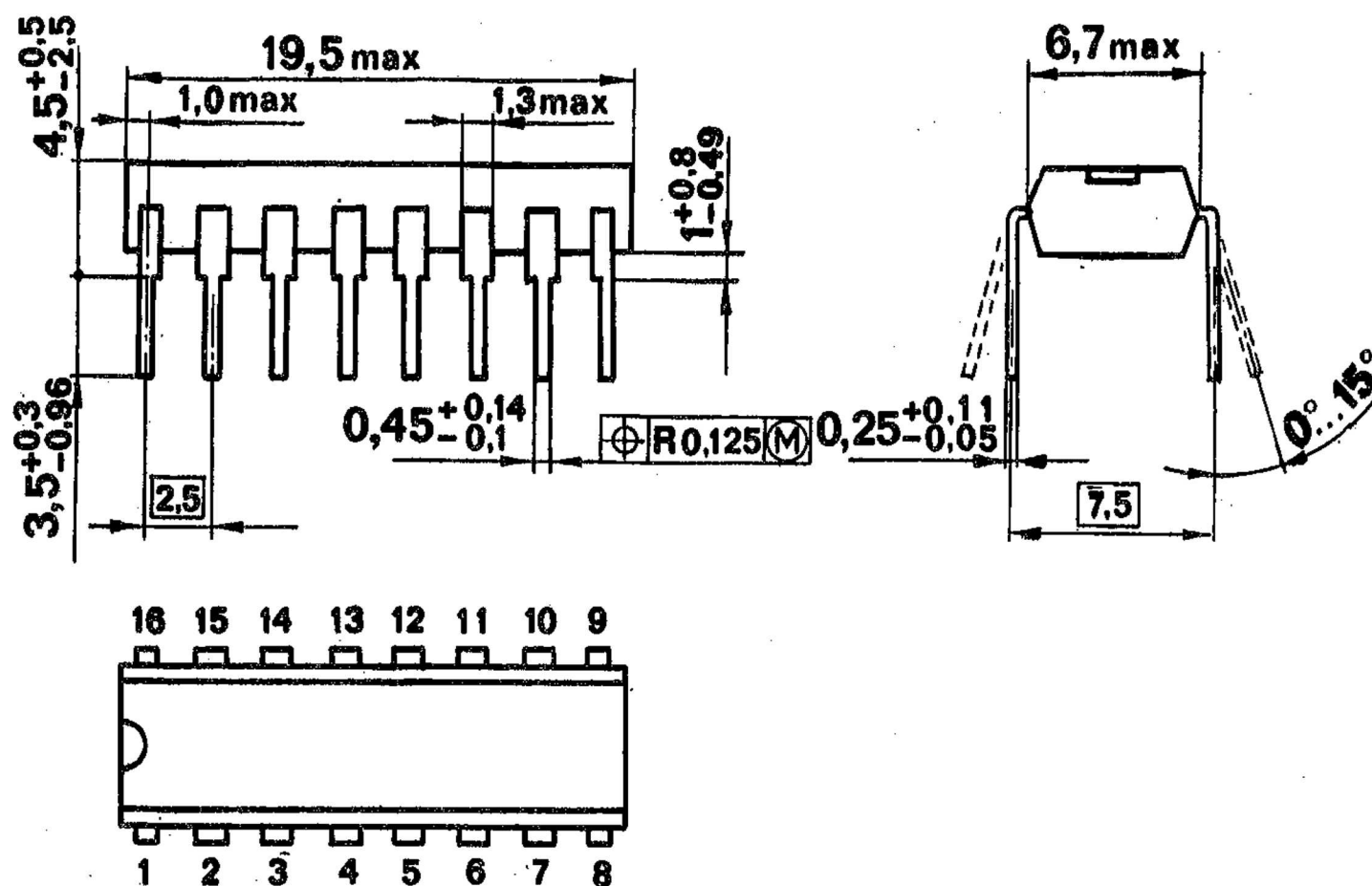


Bild 4 (DIP-16, Plast)